针对并行交替采样（TIADC）技术中通道间失配误差问题，论文开展基于FPGA的TIADC宽带输入信号硬件实时修正方法研究，选题对实现超高速高精度模数变换具有重要的学术价值。

在传统的单频点失配误差修正算法的基础上，论文提出了一种新型的宽频带输入信号的实时误差修正方法；构建了一套12位、8 Gsps TIADC验证系统，将所有修正算法集成在单个FPGA芯片中，实现了实时修正，并测试了系统的主要性能指标；结果表明修正算法的有效性和可行性。

论文文献调研广泛、分析合理、条理清楚、逻辑性强、论证可靠。在答辩过程中，作者能够正确回答评委所提出的问题。答辩委员会经过讨论，一致同意高兴顺通过论文答辩，建议授予博士学位。